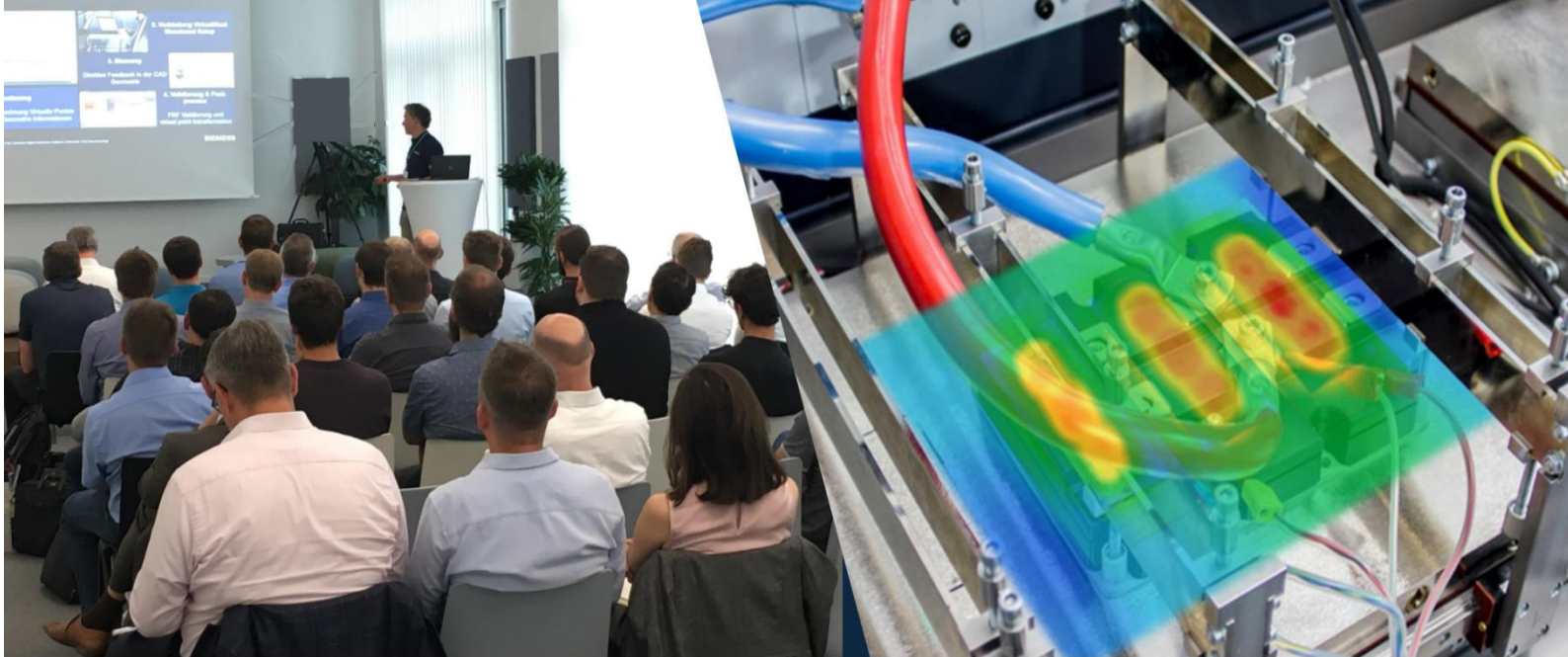




Einladung zum kostenlosen Workshop:

Leistungselektronik thermisch auslegen, charakterisieren, qualifizieren

Wo: Siemens Niederlassung **Stuttgart**-Zuffenhausen

Wann: Mittwoch **17. September 2025, 9:30 – 15:30 Uhr**

Thema: Thermische Alterung, die häufigste Ursache für Elektronikausfälle, und wie sie durch Test und Simulation im Entwicklungsprozess vermieden werden kann.

9:30 Begrüßung

9:45 **Challenges in Electronics development and how Siemens answers**
Mike Fletcher (Siemens)

10:15 **Thermische Simulation zur Auslegung von Komponenten und Systemen**
Sven Klett (Elinter)

11:00 Kaffepause

11:30 **Thermische Transientenmessung, Basics und Live-Demo** Samuel Pauls (Siemens)

12:30 Pause – Mittagessen mit Ausstellung zu thermischen und weiteren Tests

13:30 **Power Tester & Quality Tester zur Absicherung der Elektronik-Zuverlässigkeit**
Ömer Yildiz (Novicos)

14:15 **Solder Fatigue mit nicht-linearer FEM und KI simulieren** Benjamin Leblanc (Altair)

14:30 **Beispiele der Elektronikentwicklung, von Detailoptimierung bis zum Prozess**
Mike Fletcher, Sven Klett, Ömer Yildiz, Benjamin Leblanc

15:15 **Abschluß**

15:30 Ende

Wir: Experten der Siemens Industry Software, von Altair und Partnern. Wir stehen in Pausen und im Anschluß an den Workshop zu weiteren Gesprächen bereit.

Sie: Haben Lebensdauer-Herausforderungen bei Elektronik-Komponenten/Baugruppen für elektrische Fahrzeuge, Energieanlagen, Bau- oder anderen Maschinen, ...